



KONKURS NA STANOWISKO ELEKTRONIKA w Zakładzie Ultradźwięków IPPT PAN

Opis stanowiska/obowiązki:

- Projektowanie, implementacja, symulacja, weryfikacja, uruchamianie oraz dokumentowanie systemów i algorytmów cyfrowych w oparciu o programowalne układy logiczne (FPGA) dla wielokanałowej platformy ultradźwiękowej.

Wymagania:

- wykształcenie wyższe techniczne (elektronika lub pokrewne),
- minimum 2 letnie doświadczenie w implementacji układów FPGA,
- biegła znajomość języków opisu sprzętu VHDL/Verilog,
- biegła znajomość narzędzi do implementacji i symulacji układów FPGA firmy Altera i Xilinx (narzędzia: ISE, Quartus, ModelSim),
- znajomość metod implementacji cyfrowego przetwarzania sygnałów w układach FPGA,
- znajomość języka C/C++,
- znajomość języka angielskiego technicznego.

Oferujemy:

- wynagrodzenie negocjowane,
- szkolenia techniczne i podnoszenie kwalifikacji,
- realizacja nowoczesnych rozwiązań elektronicznych,
- udział w innowacyjnym projekcie badawczym realizowanym w ramach Programu Operacyjnego Innowacyjna Gospodarka (www.us4us.eu).

Zgłoszenia zawierające:

- CV,
- list motywacyjny,
- portfolio zrealizowanych projektów.

prosimy przesłać pocztą elektroniczną **do 30.07.2013** na adres:

dr Marcin Lewandowski [mlew@ippt.pan.pl],
tel. 22 8261281 wew. 407
Instytut Podstawowych Problemów Techniki PAN
ul. Pawińskiego 5B, 02-106 Warszawa

W przesyłanych dokumentach prosimy o wyrażenie zgody zgodą następującej treści:

„Wyrażam zgodę na przetwarzanie moich danych osobowych zawartych w mojej ofercie pracy na potrzeby procesu rekrutacji w rozumieniu ustawy z dn. 29.08.1997r. o ochronie danych osobowych (Dz.U. nr 133, poz. 883).”